

Bevezetés

A „VHDL-alapú rendszertervezés” című könyv célja megismertetni az olvasót az elektronikai áramkörök és rendszerek tervezésének egy nagyon jól használható eszközével, amely leíró nyelvként szolgál a különböző tervező rendszerek bemenetéhez.

Az elektronikai rendszertervezés szakterületére jellemző, hogy állandó fejlődésben, átalakulásban van – nap mint nap jelennek meg olyan új igények, amelyeket csak az eddiginél összetettebb digitális rendszerrel lehet kielégíteni. Mindezek motorja a technológiai fejlődés, amely a mikroelektronikai eszközök jellemzőinek folyamatos javulásában nyilvánul meg.

Ez a könyv segítséget kíván nyújtani mindazoknak, akik valamilyen digitális elektronikai vagy mechatronikai rendszert szeretnének kifejleszteni, továbbá tankönyvként szolgál a VHDL-lel kapcsolatos egyetemi, főiskolai képzések keretében tartott tantárgyakhoz, de felhasználható más tanfolyamok keretében, továbbá azok számára is, akik egyénileg kívánnak ezzel a témakörrel megismerkedni.

A könyvnek a fentiekén kívül célja a VHDL-alapú rendszertervezés magyar szaknyelvének fejlesztése is. Egyes esetekben tudatosan alkalmaztunk szenvedő szerkezetet, mivel a legfontosabb cél az volt, hogy a könyv nyelvezete tömör legyen. A mai felgyorsult korban ugyanis akkor lehet a nyelvünket megőrizni és fejleszteni, ha az alkalmazkodik a jelenlegi követelményekhez.

Budapest, 2012. január

A szerzők